

Félix Abecassis

65, rue de la Tombe-Issoire, 75014 Paris, France

Tél: 01 71 39 48 66, Portable: 06 67 43 81 28

felix.abecassis@gmail.com

<http://felix.abecassis.me>

22 ans

Ingénieur EPITA

FORMATION

-
- | | |
|-----------|--|
| 2012-2013 | • Master 2 Informatique Haute Performance (MIHP) à l'École Centrale de Paris.
Formation cohabilitée Université de Versailles et ENS Cachan. |
| 2007-2012 | • Diplôme d'ingénieur de l'École Pour l'Informatique et les Techniques Avancées (EPITA).
Spécialisation Calcul Scientifique et Image.
Étudiant-Chercheur au Laboratoire de Recherche et Développement de l'EPITA (LRDE). |
| 2007 | • Baccalauréat Scientifique spécialisation mathématiques au Lycée Hector Berlioz à Vincennes.
Mention Bien. Mention Européenne (Anglais). |

EXPERIENCE

-
- | | |
|----------------------|--|
| février-juillet 2012 | • Stage de fin d'études à l'ENS Cachan au Laboratoire Universitaire de Recherche en Production Automatisée (LURPA). Développement d'un logiciel de simulation d'usinage haute performance en utilisant le C++, CUDA et OpenMP. Visualisation des résultats avec OpenGL. |
| sept.-janvier 2011 | • Stage chez AKAtch S.A., entreprise spécialisée en vision par ordinateur.
Travail sur le projet de recherche européen ACTORS (Adaptivity and Control of Resources in Embedded Systems). Développement d'un codec JPEG avec le langage de programmation par flot de données CAL et contributions au compilateur du langage. |
| juin-juillet 2009 | • Stage au LRDE sur Spot, bibliothèque de Model Checking écrite en C++.
Étude de la possibilité de partition des automates de Büchi pour permettre de paralléliser le calcul de l'emptiness check. |

PROJETS

-
- | | |
|-----------|--|
| 2012 | • Rapport technique sur la parallélisation multicore et la vectorisation SSE d'une bibliothèque générique de traitement d'images. |
| 2011 | • Détection et décodage de codes-barres EAN dans une image naturelle. |
| | • Rapport technique sur l'introduction de parallélisme dans un compilateur éducatif et sur l'analyse puis l'optimisation des performances de la phase d'allocation de registres. |
| | • Implémentation optimisée des Diagrammes de Décisions Binaires (BDD) pour le model checking. |
| 2010 | • Algorithme de minimisation pour les automates de Büchi généralisés basés sur les transitions (TGBA) dans le projet Spot. |
| 2009 | • Shell conforme à la norme SUSv4. |
| 2008-2009 | • Calculatrice manipulant des nombres arbitrairement grands. |
| | • Logiciel de reconnaissance de partitions de musique à partir d'une image.
Classification statistique avec un réseau de neurones à convolution. |
| 2007-2008 | • Jeu de stratégie temps réel avec OpenGL (fooo.fr). |

COMPETENCES

-
- | | |
|------------|--|
| Outils : | • CUDA, OpenMP, MPI, TBB, SSE, OpenCV, Flex, Bison, Latex, ILOG Cplex, Git, SVN. |
| Langages : | • C++, C, Java, Python (et Numpy), Pascal (Delphi), Matlab, OCaml, Shell Script. |
| Systèmes : | • Mac OS, Windows, Linux. |
| Langues : | • Anglais : 975 au TOEIC. Espagnol : Lu. |